

Документ подписан простой электронной подписью
 Информация о владельце:
 ФИО: Косенок Сергей Михайлович
 Должность: ректор
 Дата подписания: 23.06.2025 08:19:34
 Уникальный программный ключ:
 e3a68f3eaa1e62674b54f4998099d3d6bfcdf976

Тестовое задание для диагностического тестирования по дисциплине:

Микропроцессорные устройства электросвязи, 6 семестр

Код, направление подготовки	11.03.02. Инфокоммуникационные технологии и системы связи
Направленность (профиль)	Корпоративные инфокоммуникационные системы и сети
Форма обучения	Очная
Кафедра-разработчик	Радиоэлектроники и электроэнергетики
Выпускающая кафедра	Радиоэлектроники и электроэнергетики

Проверяемая компетенция	Задание	Варианты ответов	Тип сложности вопроса
УК-1, ПК-1, ПК-2, ПК-3, ПК-4, ПК-5	1. Процессор имеет 7 регистров общего назначения. Сколько разрядов в поле команды необходимые для адресации к ним.	а) 7; б) 4; в) 3; г) 8	низкий
УК-1, ПК-1, ПК-2, ПК-3, ПК-4, ПК-5	2. Процессор имеет 16 разрядов шины адреса и 8 разрядов шины данных. Какой объем памяти, адресуется.	а) 64Кх8; б) 8Кх8; в) 2Кх4; г) 8Кх4	низкий
УК-1, ПК-1, ПК-2, ПК-3, ПК-4, ПК-5	3. Представить десятичное число 45 в двоичном коде.	а) 101101; б) 110010; в) 100011; г) 111010.	низкий
УК-1, ПК-1, ПК-2, ПК-3, ПК-4, ПК-5	4. Сколько адресных входов имеет микросхема памяти 8Кх8.	а) 8; б) 11; в) 13; г) 16	низкий
УК-1, ПК-1, ПК-2, ПК-3, ПК-4, ПК-5	5. Какой режим микропроцессорных систем используется для передачи больших массивов информации между памятью и внешним устройством.	а) ожидания; б) прерывания; в) прямого доступа к памяти; г) прямой передачи данных.	низкий
УК-1, ПК-1, ПК-2, ПК-3, ПК-4, ПК-5	6. Какой режим микропроцессорных систем используется для передачи больших массивов информации	а) ожидания; б) прерывания; в) прямого доступа к памяти;	средний

	между внешними устройствами.	г) прямой передачи данных.	
УК-1, ПК-1, ПК-2, ПК-3, ПК-4, ПК-5	7. Режим работы микропроцессорных систем не требует обращения к внешним устройствам	а) внешний; б) прерывания; в) прямого доступа к памяти; г) прямой передачи данных.	средний
УК-1, ПК-1, ПК-2, ПК-3, ПК-4, ПК-5	8. Режим работы микропроцессорных систем позволяет обработку информации по приоритету	а) внешний; б) прерывания; в) прямого доступа к памяти; г) прямой передачи данных.	средний
УК-1, ПК-1, ПК-2, ПК-3, ПК-4, ПК-5	9. Каково назначение контроллера прямого доступа к памяти	а) ускорить обмен между памятью и внешним устройством; б) срочное обслуживание внешнего устройства; в) выработка временных задержек; г) организация обмена в последовательном коде.	средний
УК-1, ПК-1, ПК-2, ПК-3, ПК-4, ПК-5	10. Каково назначение контроллера приоритетных прерываний	а) ускорить обмен между памятью и внешним устройством; б) срочное обслуживание внешнего устройства; в) выработка временных задержек; г) организация обмена в последовательном коде.	средний
УК-1, ПК-1, ПК-2, ПК-3, ПК-4, ПК-5	11. Каково назначение программного таймера в	а) ускорить обмен между памятью и внешним устройством; б) срочное обслуживание внешнего устройства; в) выработка временных задержек; г) организация обмена в последовательном коде.	средний
УК-1, ПК-1, ПК-2, ПК-3, ПК-4, ПК-5	12. АЦП какого типа чаще всего используют в составе микроконтроллера?	1) последовательного приближения 2) на основе преобразователей напряжение-частота 3) параллельные 4) интегрирующие	средний
УК-1, ПК-1, ПК-2, ПК-3, ПК-4, ПК-5	13. К какой группе команд относятся команды работы со стеком?	1) арифметические команды 2) команды пересылки 3) к отдельной группе 4) команды переходов	средний

		5) логические команды	
УК-1, ПК-1, ПК-2, ПК-3, ПК-4, ПК-5	14. Что слабее других влияет на процесс обмена сигналами по магистрали?	1) нельзя сказать однозначно 2) радиальное прерывание 3) прямой доступ к памяти 4) векторное прерывание	средний
УК-1, ПК-1, ПК-2, ПК-3, ПК-4, ПК-5	15. Какой основной недостаток у памяти DRAM?	1) большой ток потребления 2) невысокое быстродействие 3) высокая цена 4) малый объем памяти на одну микросхему 5) память DRAM — наилучшая по всем параметрам	средний
УК-1, ПК-1, ПК-2, ПК-3, ПК-4, ПК-5	16. Как зависит ток потребления микроконтроллера от напряжения питания?	1) квадратично 2) не зависит 3) приблизительно линейно 4) обратно пропорционально	высокий
УК-1, ПК-1, ПК-2, ПК-3, ПК-4, ПК-5	17. Какой тип логической функции позволяет реализовать объединение «квазидвухнаправленных» выходов микроконтроллера?	1) константа «1» 2) «ИЛИ» 3) сложение по модулю 2 4) «И»	высокий
УК-1, ПК-1, ПК-2, ПК-3, ПК-4, ПК-5	18. Сколько раз можно изменить содержимое памяти программ на основе ПЗУ масочного типа?	1) около 1000 раз 2) один раз на стадии изготовления МК 3) один раз на стадии программирования пользователем 4) неограниченное число раз	высокий
УК-1, ПК-1, ПК-2, ПК-3, ПК-4, ПК-5	19. Чем ограничена глубина вложений циклов вызова подпрограмм в микроконтроллере?	1) разрядностью счетчика команд 2) глубиной стека 3) объемом памяти программ 4) объемом памяти данных	высокий
УК-1, ПК-1, ПК-2, ПК-3, ПК-4, ПК-5	20. Какие команды не формируют выходной операнд?	1) арифметические команды 2) логические команды 3) команды сдвигов 4) команды пересылки 5) команды переходов	высокий